



Circuito integrado auxiliar

Chipset, es el conjunto de circuitos integrados diseñados con base a la arquitectura de un procesador (en algunos casos diseñados como parte íntegra de esa arquitectura), permitiendo que ese tipo de procesadores funcionen en una placa base. Sirven de puente de comunicación con el resto de componentes de la placa, como son la memoria, las tarjetas de expansión (<http://www.alegsa.com.ar/.../tarjeta%20de%20expansion.php>), los puertos USB (<http://www.misrespuestas.com/que-es-un-puerto-usb.html>), ratón ([http://www.es.wikipedia.org/wiki/Rat%C3%B3n_\(inform%C3%A1tica\)](http://www.es.wikipedia.org/wiki/Rat%C3%B3n_(inform%C3%A1tica))), teclado, etc.

Las placas base modernas suelen incluir dos integrados, denominados Norte y Sur, y suelen ser los circuitos integrados más grandes después del microprocesador.

El chipset determina muchas de las características de una placa base y por lo general la referencia de la misma está relacionada con la del chipset.

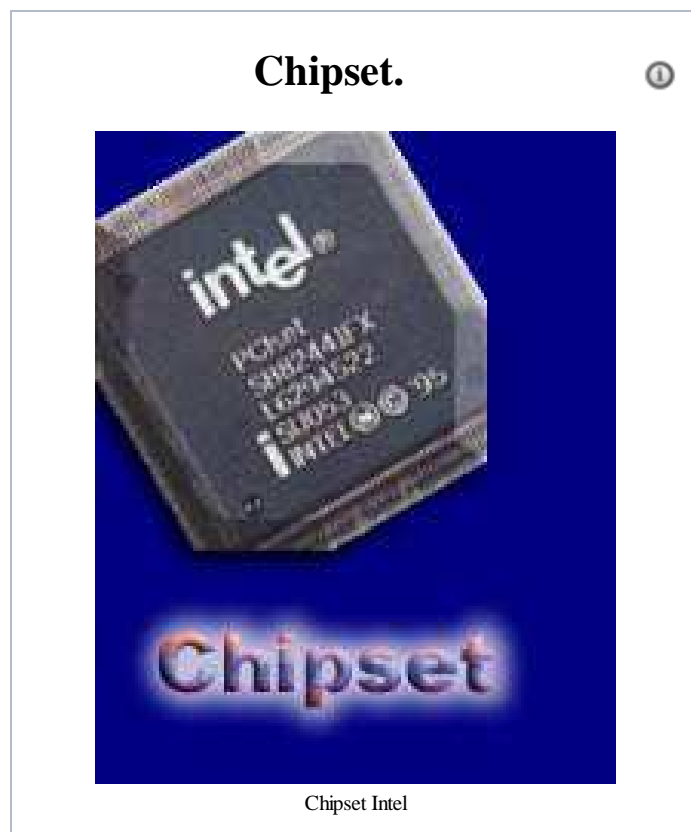
A diferencia del microcontrolador (http://www.parallax.com/dl/docs/books/edu/WAMv1_1Spanish.pdf), el procesador no tiene mayor funcionalidad sin el soporte de un chipset: la importancia del mismo ha sido relegada a un segundo plano por las estrategias de marketing.

Contenido

- 1 Historia
- 2 Funcionamiento
- 3 El termino chipset en la electrónica
- 4 Enlaces externos

Historia

Desde los comienzos de la fabricación de los primeros Unidad Central de Procesamiento (<http://www.mitecnologico.com/.../UnidadCentralDeProceso>), se pensó en un conjunto de integrados de soporte, de hecho el primer microprocesador de la historia, el Intel 4004 (<http://www.alpertron.com.ar/4004.HTM>) formaba parte de un conjunto de integrados numerados 4001,4002 y 4003 que tenían todos



una apariencia física similar y que formaban la base de un sistema de cómputo cualquiera.

Mientras que otras plataformas usaban muy variadas combinaciones de chips de propósito general, los empleados en el Commodore 64 (http://www.commodoreusa.net/CUSA_C64.aspx) y la Familia Atari de 8 bits (http://www.es.wikipedia.org/wiki/Familia_Atari_de_8_bits), incluso sus CPUs, solían ser diseños especializados para la plataforma, que no se encontraban en otros equipos electrónicos, por lo que se les comenzó a llamar **chipsets**.

Este término se generalizó en la siguiente generación de ordenadores domésticos (http://www.es.wikipedia.org/.../Categoría:Ordenadores_domésticos) : el Commodore Amiga (http://www.neoteo.com/commodore-amiga-un-ordenador-legendario-16190_España) y el Atari ST (<http://www.atari.st/>)] son los equipos más potentes de los años 1990, y ambos tenían multitud de chips auxiliares que se encargaban del manejo de la memoria, el sonido, los gráficos o el control de unidades de almacenamiento masivo dejando a la CPU libre para otras tareas. En el Amiga sobre todo se diferenciaban las generaciones por el chipset utilizado en cada una.

Tanto los chips de los Atari de 8 bits como los del Amiga tenían como diseñador a Jay Miner (<http://www.fayerwayer.com/.../jay-miner-el-padre-del-commodore-amiga/>)], por lo que algunos lo consideran el precursor de la moderna arquitectura utilizada en la actualidad.

Apple Computer comienza a utilizar chips diseñados por la compañía o comisionados expresamente a otras en su gama Apple Macintosh (<http://www.inventors.about.com/library/weekly/aa051599.htm>)], pero pese a que irá integrando chips procedentes del campo PC, nunca se usa el término chipset para referirse al juego de chips empleado en cada nueva versión de los Mac, hasta la llegada de los equipos G4.

Mientras tanto el IBM PC (<http://www.dma.eui.upm.es/historia.../Doc/.../IBMPC.htm>) ha optado por usar chips de propósito general (IBM nunca pretendió obtener el éxito que tuvo) y sólo el subsistema gráfico tiene una ligera independencia de la CPU. Hasta la aparición de los IBM Personal System/2 (<http://www.computercraft.com/docs/ps2ref6.html>) no se producen cambios significativos, y el término chipset se reserva para los conjuntos de chips de una placa de ampliación (o integrada en placa madre, pero con el mismo bus de comunicaciones) dedicada a un único propósito como el sonido o el subsistema SCSI. Pero la necesidad de ahorrar espacio en la placa y abaratar costes trae primero la integración de todos los chips de control de periféricos (las llamadas placas multi-IO pasan de tener hasta 5 chips a integrar más funciones en uno sólo) y con la llegada del bus PCI (<http://www.alegsa.com.ar/Dic/pci.php>)] y las especificaciones ATX de los primeros chipsets tal y como los conocemos ahora.

Funcionamiento

El Chipset es el que hace posible que la placa base funcione como eje del sistema, dando soporte a varios componentes e interconectándolos de forma que se comuniquen entre ellos haciendo uso de diversos buses. Es uno de los pocos elementos que tiene conexión directa con el procesador, gestiona la mayor parte de la información que entra y sale por el bus principal del procesador, del sistema de vídeo y muchas veces de la memoria RAM.

En el caso de los computadores PC, es un esquema de arquitectura abierta que establece modularidad: el Chipset debe tener interfaces estándar para los demás dispositivos. Esto permite escoger entre varios dispositivos estándar, por ejemplo en el caso de los buses de expansión, algunas tarjetas madre pueden tener bus PCI-Express (<http://www.intel.com/.../pci-express/pci-express-architecture-devnet-index.html>) y soportar diversos tipos de tarjetas con de distintos anchos de bus (1x, 8x, 16x).

En el caso de equipos portátiles o de marca, el chipset puede ser diseñado a la medida y aunque no soporte gran variedad de tecnologías, presentara alguna interfaz de dispositivo.

La terminología de los integrados ha cambiado desde que se creó el concepto del chipset a principio de los

años 90, pero todavía existe equivalencia haciendo algunas aclaraciones:

- El NorthBridge (<http://www.alegsa.com.ar/Dic/puente%20norte.php>), (*puente norte*), MCH (memory controller hub), GMCH (Graphic MCH), se usa como puente de enlace entre el microprocesador y la memoria ([http://www.es.wikipedia.org/wiki/Memoria_\(informática\)](http://www.es.wikipedia.org/wiki/Memoria_(informática))). Controla las funciones de acceso hacia y entre el microprocesador, la memoria RAM, el puerto gráfico AGP (<http://www.alegsa.com.ar/Dic/agp.php>) o el PCI-Express de gráficos, y las comunicaciones con el puente sur (<http://www.alegsa.com.ar/Dic/puente%20sur.php>). Al principio tenía también el control de Peripheral Component Interconnect,(PCI) (http://compnetworking.about.com/od/.../g/bldef_pci.htm), pero esa funcionalidad ha pasado al puente sur.
- El SouthBridge (<http://www.alegsa.com.ar/Dic/puente%20sur.php>) o (*puente sur*), ICH (Input Controller Hub), controla los dispositivos asociados como son la controladora de discos Integrated Drive Electronics (IDE) (http://www.es.wikipedia.org/wiki/Integrated_Drive_Electronics), puertos USB, - España FireWire (<http://www.configurarequijos.com/doc247.html>), SATA (http://www.configurarequijos.com/doc239.html_España), RAID, ranuras PCI, ranura AMR (http://www.informaticamoderna.com/Slot_AMR_CNR.htm), ranura CNR (<http://www.experts123.com/q/qu-es-ranura-cnr.html>), puertos infrarrojos (http://www.mitecnologico.com/Main/Puertos_Infrarrojo), disquetera (<http://www.alegsa.com.ar/Dic/disquetera.php>), Red de área local(LAN) (<http://es.kioskea.net/contents/lan/lanintro.php3>), PCI-Express 1x y una larga lista de todos los elementos que podamos imaginar integrados en la placa madre. Es el encargado de comunicar el procesador con el resto de los periféricos.

En la actualidad los principales fabricantes de chipsets son AMD, ATI Technologies (<http://support.amd.com/us/gpudownload/.../index.aspx>] (comprada en 2006 por AMD), Intel, NVIDIA, Silicon Integrated Systems (<http://www.sis.com>)] y VIA Technologies (<http://www.via.com.tw/>)

El termino chipset en la electrónica

También en electrónica se utiliza el termino chipset para referirnos al circuito integrado o conjunto de ellos que fueron diseñados específicamente para un equipo electrónico, siendo imposible su utilización para otro propósito que no fuese la planificada por sus fabricantes. Estos circuitos integrados albergan en su interior prácticamente la totalidad de los componentes del dispositivo, requiriendo de unos pocos componentes adicionales en el circuito impreso, difíciles o imposibles de integrar, como condensadores (http://www.configurarequijos.com/doc357.html_España), cristales de cuarzo, inductores o memorias RAM que ocupan una gran superficie del chip y tienen una alta tasa de fallos en la fabricación. Tampoco se suelen integrar las memorias flash donde se almacena el firmware.

Enlaces externos

- Puente norte (<http://www.alegsa.com.ar/Dic/puente%20norte.php>)
- Puente sur (<http://www.alegsa.com.ar/Dic/puente%20sur.php>)
- La importancia del Chipset (http://blogs.intel.com/latininsights/2007/07/cual_es_la_importancia_del_chi.html).
- Via Chipsets (en inglés) (<http://www.via.com.tw/en/products/chipsets/>).
- Chipset en Elektronik-Kompendium (en alemán) (<http://www.elektronik-kompendium.de/sites/com/0403311.htm>)

Obtenido de <http://www.ecured.cu/index.php?title=Circuito_integrado_auxiliar&oldid=1967455>

Categoría: Hardware